







## "Simposio Argentino de Sistemas Embebidos" - SASE - 3 al 5 de Marzo de 2010 - Buenos Aires

		Miércoles 3 de Marzo				Jueves 4 de Marzo				Viernes 5 de Marzo			
Workshops	9:30 a 12:30	 Workshop Cortex- M3 Día 1 (40 vacantes, nivel inicial)		 Workshop Cortex-M0 (20 vacantes)		 Workshop Cortex- M3 Día 2		 Workshop Cortex-M0 (20 vacantes)		 Workshop Cortex- M3 Día 3		 Workshop Cortex-M0 (20 vacantes)	
	12:30 a 13:30	Almuerzo				Almuerzo				Almuerzo			
Tutoriales	13:30 a 15:00	Introducción a sistemas embebidos	RTOS Real time operative systems	TCP/IP Embedded Applications (Parte 1)	Introducción a DSPs	I2C protocol and applications	Direct Access Memory	TCP/IP Embedded Applications (Parte 2)	USB protocol	Convertidores DDC y bajo consumo	Compresión de imágenes médicas y satelitales	TCP/IP Embedded Applications (Parte 3)	
	15:00 a 15:20	- Café - Concurso de proyectos estudiantiles				- Café - Concurso de proyectos estudiantiles				- Café - Concurso de proyectos estudiantiles			
	15:20 a 16:50	Introducción a FPGAs (Parte 1)	Programación microcontroladores en C	Linux para sistemas embebidos	Interrupt Controller	Introducción a FPGAs (Parte 2)	Control Area Network Bus CAN	FPGA Soft-cores	I2C advanced devices	Tecnología y diseño PCB multicapa	Soldadura componentes SMD	USB on chip drivers	JTAGs y tecnología asociada
	16:50 a 17:10	- Café - Concurso de proyectos estudiantiles				- Café - Concurso de proyectos estudiantiles				- Café - Concurso de proyectos estudiantiles			
Conferencias	17:10 a 18:40	"Proyecto SAC-D, satélites argentinos, diseño de subsistemas embebidos", INVAP				"Proyecto SAC-D, satélites argentinos, diseño de subsistemas embebidos", CoNAE				"Fortalezas y debilidades de la industria electrónica Argentina", ELKO, INTI, etc.			
	18:40 a 19:00	- Café - Concurso de proyectos estudiantiles				- Café - Concurso de proyectos estudiantiles				- Café - Premiación de proyectos estudiantiles			
	19:00 a 20:30	"Titulo a confirmar", Sergio Scaglia, NXP				"Titulo a confirmar", Yoshinori Kanno, NXP				"Diseño de la computadora de vuelo del Apollo XI" Ramón Alonso, NASA			

Sede: Facultad de Ingeniería,  
Universidad de Buenos Aires,  
Av. Paseo Colón 850, Buenos Aires.

Participación sin costo, pero con inscripción previa obligatoria.

Informes: [www.fi.uba.ar/sase](http://www.fi.uba.ar/sase)



